

Best Available Copy

[translation]

Korean Intellectual Property Office

NOTICE TO SUBMIT RESPONSE

Applicant

Name: Samsung Electronics Co., Ltd. (Applicant Code: 119981042713)
Address: 416 Maetan-3-dong, Youngtong-gu, Suwon-City
Kyunggi-do, Korea

Attorney

Name: Y.P.Lee, Mock & Partners
Address: Cheonghwa Building
1571-18 Seocho-dong, Seocho-gu
Seoul, Republic of Korea 137-073

Application No.: 10-2004-0043484

Title: Temperature Detector Providing Multiple Detected Temperature Points Using Single Branch and Method of Detecting Shift Temperature

The applicant is hereby notified pursuant to Article 63 of the Korean Patent Law that this application is rejected on the following grounds. Any arguments with or without Amendment that the applicant may wish to submit in response to this rejection must be filed by 24 January 2006. An unlimited number of one-month extensions of the term for filing a response are available upon request and payment of appropriate fees. However, no notification of the approval of a request for extension will be issued.

GROUNDSC

1. The present application is not in condition for allowance under Article 42, Paragraphs 3 and 4(2) of the Korean Patent Law in view of the following informalities in the specification and claims:

1) Identification No. 63 in the detailed description of the present application specifies that trip point temperatures in a register. However, how binary values stored in the register correspond to the trip point temperatures are not clearly described so that those of ordinary skill in the art can easily implement the present invention (Article 42, Paragraph 3 of the Korean Patent Law).

2) Since it is unclear what is meant by a single branch disclosed in Claims 1, 9, and 15 of the present application, the invention recited in the claims are not clearly described (Article 42, Paragraph 4(2) of the Korean Patent Law).

3) Since a unit corresponding to "the second test input signal" specified in Claim 8 of the present application cannot be found, the invention recited in the claim is not clearly described (Article 42, Paragraph 4(2) of the Korean Patent Law).

2. Claims 1 – 22 of the present application are rejected according to Article 29, Paragraph 2 of the Korean Patent Law for the reason(s) indicated below:

1) The present invention as set forth in Claims 1 through 14 of the present application relates to a temperature detector detecting a temperature shifted from a set target temperature, the temperature detector including: an automatic pulse generator, a comparator, and a temperature detection controller. However, the present invention is very similar to a temperature detector disclosed in Korean Patent Publication No. 2004-0013885 (published on 14 February 2004, hereinafter referred to as the cited invention) which includes a shift temperature detection circuit quickly detecting a shift temperature and a comparator comparing a test temperature with a sensed temperature and outputting the comparison result as a comparison output signal. The present invention and the cited invention are also similar in that both seek to detect a shift temperature. The present invention further includes a plurality of register units which store outputs and detected temperatures from the automatic pulse generator, the temperature detection controller and the comparator. However, such an additional element is merely for generating control signals to change the detected (sensed) temperature or storing test results and does not have particular technological significance. Further, such an element can be easily configured by those of ordinary skill in the art though simple design modification. Therefore, the present invention could have been easily made based on the cited invention.

2) The present invention as set forth in Claim 15 through 22 relates to a method of detecting a temperature shifted from a set target temperature, the method including sequentially generating temperature control signals, providing detected temperatures, and searching the shifted temperature. However, the present invention is very similar to a method of detecting a shift temperature of the cited invention which includes preparing a shift temperature detection circuit, setting a temperature sensor to a test temperature, searching temperature, storing finally shifted test input signals as search code values, and obtaining a shift temperature. It can be said that there are some differences in configuration between the present invention and the cited invention. However, such differences can be easily overcome by those of ordinary skill in the art though simple design modification. Therefore, the present invention could have been easily made based on the cited invention.

Enclosure:

1. Korean Patent Publication No. 2004-13885 (published on 14 February 2004)

24 December 2005

KOREAN INTELLECTUAL PROPERTY OFFICE

Electric & Electronic Examination Bureau
Information Systems Examination Division

Examiner(s): Seyoung Kim

발송번호: 9-5-2005-059767218
발송일자: 2005.11.24
제출기일: 2006.01.24

수신 서울 서초구 서초동 1571-18 (리엔목특허
법인)
리엔목특허법인

특 허 청
의 견 제 출 통 지 서



출 원 인 명 칭 삼성전자주식회사 (출원인코드: 119981042713)
주 소 경기도 수원시 영통구 매탄동 416
대 리 인 명 칭 리엔목특허법인 외 1 명
주 소 서울 서초구 서초동 1571-18 (리엔목특허법인)
출 원 번 호 10-2004-0043484
발 명 의 명 칭 하나의 브랜치를 이용하여 다수개의 검출 온도
포인트를제공하는 온도 감지기 및 편이 온도 검출 방법

이 출원에 대한 심사결과 아래와 같은 거절이유가 있어 특허법 제63조의 규정에 의하여 이를 통지하오니 의견이 있거나 보정이 필요할 경우에는 상기 제출기일까지 의견서[특허법 시행규칙 별지 제25호의2서식] 또는/및 보정서[특허법시행규칙 별지 제5호서식]를 제출하여 주시기 바랍니다.(상기 제출기일에 대하여 매회 1월 단위로 연장을 신청할 수 있으며, 이 신청에 대하여 별도의 기간연장승인통지는 하지 않습니다.)

[이유]

1. 이 출원은 발명의 상세한 설명 및 특허청구범위의 기재가 아래에 지적한 바와 같이 불비하여 특허법 제42조제3항 및 제4항제2호의 규정에 의한 요건을 충족하지 못하므로 특허를 받을 수 없습니다.

[아래]

1) 본원 발명의 상세한 설명 식별항목 <63>에서는 레지스터에 트립 포인트 온도들을 저장한다고 기재되어 있으나 레지스터에 저장되는 이진수 값이 어떤 방식으로 트립 포인트 온도들에 대응되는지가 명확하지 않으므로 본원 발명의 상세한 설명에는 당해 기술분야에서 통상의 지식을 가진 자가 용이하게 실시할 수 있을 정도로 발명이 기재되었다고 볼 수 없습니다. (특허법 제42조제3항)

2) 본원 청구항 1항, 9항, 15항에서 하나의 브랜치가 의미하는 것이 불명료하므로 상기 청구 항들은 발명이 명확하게 기재되었다고 볼 수 없습니다. (특허법 제42조제4항제2호)

3) 본원 청구항 8항에 기재된 “상기 제2 테스트 입력 신호”에 대응하는 구성수단을 찾을

Scanned by

수 없으므로 본 청구항은 발명이 명확하게 기재되어 있지 않습니다. (특허법 제42조제4항제2호)

2. 이 출원의 특허청구범위 제1항 내지 제22항에 기재된 발명은 그 출원전에 이 발명이 속하는 기술분야에서 통상의 지식을 가진 자가 아래에 지적한 것에 의하여 용이하게 발명할 수 있는 것으로 특허법 제29조제2항의 규정에 의하여 특허를 받을 수 없습니다.

[아래]

1) 본원 특허청구범위 1항 내지 14항에 기재된 설정된 목표 온도로부터 편이온도를 검출하는 온도 감지기에 있어서 자동 펄스 발생부, 비교부 및 온도 검출 제어부를 필수적인 구성수단으로 구비하는 것을 특징으로 하는 온도 감지기는 한국 공개특허 제2004-0013885호 (2004.02.14)(이하 “인용발명”이라 한다)에서 편이온도를 신속하게 검출할 수 있는 편이온도 검출회로와 테스트 온도와 감지온도를 서로 비교한 결과를 비교출력신호로서 출력하는 비교기를 갖는 온도감지기의 구성과 극히 유사하고, 발명의 목적 및 작용효과 측면에서도 편이온도를 검출한다는 점에서 일치하며, 다만, 본원발명에는 자동 펄스 발생부와 온도 검출 제어부 및 비교부의 출력과 검출온도를 저장하는 레지스터부들을 더 구비되어 있는 점에서 구성상 차이가 있다고 볼 수 있으나 이를 구성수단은 단지 검출온도(감지온도)를 변화시키기 위한 제어 신호들을 발생하거나 테스트 결과를 저장하기 위해 부가한 구성수단으로서 각별한 기술적 의미가 있는 것으로 보기 어렵고 당해 기술분야에서 통상의 지식을 가진 자가 필요에 따라 단순히 설계 변경하여 부가할 수 있는 구성수단인 것으로 인정되므로 본원발명은 인용발명으로부터 용이하게 발명할 수 있는 것으로 판단됩니다.

2) 본원 특허청구범위 15항 내지 22항에 기재된 온도 제어 신호들을 발생하는 단계, 검출온도들을 제공하는 단계 및 편이온도를 서치하는 단계를 기본적인 구성수단으로 구비하는 온도 검출 방법은 인용발명에 기재된 편이온도 검출회로를 준비하는 단계, 온도감지기를 테스트 온도로 고정하는 단계, 온도 서치단계, 최종적으로 변경된 테스트 입력신호들을 서치 코드값으로 저장하는 단계, 편이온도를 구하는 단계를 구비하는 편이온도 검출 방법과 극히 유사하고, 다만, 일부 구성상의 차이가 있다고 할 수 있으나 이는 당해 기술분야에서 통상의 지식을 가진 자가 필요에 따라 단순히 채택 또는 설계 변경할 수 있는 정도의 기술 범주에 해당한다고 할 수 있으므로 본원발명은 당해 기술분야에서 통상의 지식을 가진 자가 인용발명으로부터 용이하게 발명할 수 있는 것으로 판단됩니다.

[첨 부]

첨부1 한국 공개특허 제2004-13885호(2004.02.14) 1부. 끝.

2005.11.24

특허청

전기전자심사본부
정보심사팀

심사관

김세영



<< 안내 >>

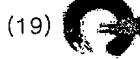
명세서 또는 도면 등의 보정서를 전자문서로 제출할 경우 매건 3,000원, 서면으로 제출할 경우 매건 13,000원의 보정료를 납부하여야 합니다.

보정료는 접수번호를 부여받아 이를 납부자번호로 "특허법·실용신안법·디자인보호법 및 상표법에 의한 특허료·등록료와 수수료의 징수규칙" 별지 제1호서식에 기재하여, 접수번호를 부여받은 날의 다음 날까지 납부하여야 합니다. 다만, 납부일이 공휴일(토요휴무일을 포함한다)에 해당하는 경우에는 그날 이후의 첫 번째 근무일까지 납부하여야 합니다.

보정료는 국고수납은행(대부분의 시중은행)에 납부하거나, 인터넷으로(www.giro.go.kr)로 납부할 수 있습니다. 다만, 보정서를 우편으로 제출하는 경우에는 보정료에 상응하는 통상환을 동봉하여 제출하시면 특허청에서 납부해드립니다.

기타 문의사항이 있으시면 ☎042-481-5685로 문의하시기 바랍니다.

서식 또는 절차에 대하여는 특허고객 쿨센터(☎1544-8080)로 문의하시기 바랍니다.



KOREAN PATENT ABSTRACTS

(11) Publication number: 1020040013885 A
 (43) Date of publication of application: 14.02.2004

(21) Application number: 1020020046993
 (22) Date of filing: 09.08.2002

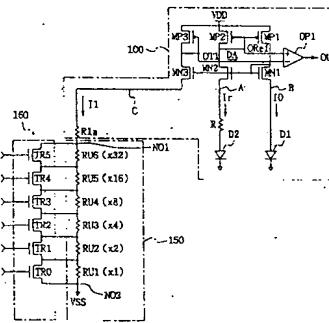
(71) Applicant: SAMSUNG ELECTRONICS CO., LTD.
 (72) Inventor: SIM, JAE YUN YOO, JE HWAN

(51) Int. Cl G11C 29/00

(54) TEMPERATURE SENSOR HAVING SHIFTED TEMPERATURE DETECTION CIRCUIT APPROPRIATE FOR HIGH SPEED TEST AND METHOD FOR DETECTING SHIFTED TEMPERATURE

(57) Abstract:

PURPOSE: A temperature sensor having a shifted temperature detection circuit appropriate for high speed test and a method for detecting a shifted temperature are provided to detect the shifted temperature shifted from a target temperature without varying a temperature in a process chamber, and to reduce a working time required in temperature tuning.



CONSTITUTION: According to the temperature sensor(100) having a reduced resistance part(NO1) where a current is decreased according to the increase of a temperature, a weighted resistance string part (150) has a plurality of binary weighted resistors connected in serial between the reduced resistance part and a ground port(VSS). And a short switching part(160) shorts each of the binary weighted resistors selectively in response to test input signals to detect the shifted temperature of the above temperature sensor.

COPYRIGHT KIPO 2004

Legal Status

Date of final disposal of an application (20050217)

Patent registration number (1004757360000)

Date of registration (20050302)

Number of opposition against the grant of a patent ()

Date of opposition against the grant of a patent (00000000)

Number of trial against decision to refuse ()

Date of requesting trial against decision to refuse ()

Date of extinction of right ()

(19) 대한민국 특허청 (KR)

(20) 공개특허공보 (A)

(51) Int. Cl.
G11C 29/00(11) 공개번호 10-2004-0013885
(13) 공개일자 2004년 02월 14일

(21) 출원번호 10-2002-0046993
 (22) 출원일자 2002년 08월 09일
 (71) 출원인 삼성전자주식회사
 경기도 수원시 영통구 매탄동 416
 (72) 발명자 심재윤
 경기도 수원시 팔달구 영통천나무길 풍림아파트 604동 1302호
 유재환
 경기도 용인시 수지구 풍덕천리 삼성5차 아파트 520동 1703호
 (74) 대리인 김동근

설명문구: 있음

(54) 고속 테스트에 적합한 편이온도 검출회로를 갖는 온도감지기 및 편이온도 검출방법

요약

온도 특성에 걸리는 작업시간을 보다 빠르게 하기 위하여 테스트 온도를 변화시킴이 없이 고정된 테스트 온도에서 편이온도를 신속하게 검출할 수 있는 편이온도 검출회로를 갖는 온도감지기 및 편이온도 검출방법이 개시된다. 본 발명에 따라 온도의 증가에 따라 전류가 감소하는 감소 저항단과, 테스트 온도와 감지온도를 서로 비교한 결과를 비교 출력선호로서 출력하는 비교기기를 갖는 온도감지기에서의 편이온도 검출방법은, 상기 감소 저항단과 접속단 사이에 직렬로 연결된 특수의 2진 가중 저항들을 가지는 가중 저항 테스트 랑부와, 테스트 입력선호들에 응답하여 상기 2진 가중 저항들을 각각 선택적으로 단락시키기 위한 단락 스위치부를 포함하는 편이온도 검출회로를 준비하는 단계와, 상기 온도감지기를 상기 테스트 온도로 고정하는 단계와, 상기 감자온도를 상승시키기 위해 상기 비교기의 출력이 2가지의 논리상태로 전동할 때까지 상기 테스트 입력선호들을 2진 축차근사법으로 변경시키는 온도 서치단계와, 최종적으로 변경된 상기 테스트 입력선호들을 서치 코드값으로서 저장하는 단계와, 상기 테스트 온도에서 상기 저장된 서치 코드값을 감산하여 상기 편이온도를 구하는 단계를 구비함을 특징으로 한다.

도표도

도 3

설명문

반도체 메모리 장치, 웨이퍼 레벨 테스트, 온도 감지기, 편이온도, 트립 툴인트, 2진 축차 근사법

설명서

도면의 간접화 설명

도 1은 통상적인 밴드간 기준회로를 이용한 온도감지기의 회로구성도

도 2는 도 1의 온도감지기의 통작에 따라 저항단들에 나타나는 온도 대 전류변화 그레프도

도 3은 본 발명의 일 실시예에 따른 온도감지기의 회로구성도

도 4는 본 발명의 또 다른 실시예에 따른 온도감지기의 회로구성도

도 5는 도 4의 저항 스위칭 유닛의 구체화로도

도 6은 도 4에 인가되는 테스트 입력선호들을 발생하기 위한 전호 발생기의 구체화로도

도 7은 도 4의 온도감지기를 채용한 반도체 메모리 장치의 리포레쉬 동작관련 블록도

도 8 내지 도 10은 도 3 또는 도 4에 도시된 온도감지기의 편이온도, 감자동작을 설명하기 위해 제시된 도면들

발명의 실시한 설명

쓰영이 속하는 기술분야 및 그 분야의 주제

본 발명은 온도감지기에 관한 것으로, 특히 고속 테스트에 적합한 편이온도 검출회로를 갖는 온도감지기 및 편이온도 검출방법에 관한 것이다.

CPU를 메모리를 및 케이트 어레이를 등과 같이 집적회로 험으로 구현되는 다양한 반도체 장치들 (devices)은 후대용 퍼스널 컴퓨터들, PDA, 서버들, 또는 워크스테이션들과 같은 다양한 전자제품 (electrical products)내로 확장되어진다. 그러한 전자제품들이 전원절약을 위한 슬립 모드 (sleep mode)에 있을 경우에 대부분의 회로를 끄는 오프 상태로 된다. 그러나 휴대성 메모리에 속하는 디램 (DRAM)은 메모리 셀에 저장분 (degradation)을 예방하기 위해 차지적으로 메모리 셀의 데이터를 디램에 쓰여야 한다. 그러한 셀은 리프레쉬 동작의 필요에 기인하여 디램에서는 셀프 리프레쉬 전력이 소모된다. 보다 저전력을 요구하는 배터리 오프레이터드 시스템 (battery operated system)에서 전력 소모를 줄이는 것은 매우 중요하다. 크리티컬 (critical)하다.

셀프 리프레쉬에 필요한 전력소모를 줄이는 시도중 하나는 리프레쉬 주기를 온도에 따라 변화시키는 것이다. 디램에 서의 데이터 보유 태입니다. 온도가 낮아질수록 걸어진다. 따라서 온도 영역을 볼 수 있는 영역을 보유하는 온도 영역에서는 리프레쉬 클럭의 주파수를 상대적으로 낮추어 주연 전력의 소모를 줄여줄 것임에 틀림없다. 여기서 디램의 내부 온도를 알기 위해 서는 저전력 소모를 갖는 내장형 온도 감지기가 필요하다.

통상적인 밴드 갭 레퍼런스 (band-gap reference)회로를 이용한 증거의 온도 감지기의 회로구성을 도 1에 도시된다. 도 1a를 참조하면 온도감지기 (100)는 전류 미리 터밀으로 구성된 저항증폭기 (OA)와 온도의 증거에 따라 전류를 감소하는 감소 저항 (R1) (terminal)과 온도의 증거에 따라 전류가 증가하는 증가 저항 (R2) (terminal)과 테스트 우도 (ORE)와 균자온도 (01)를 서로 비교한 결과를 비교 출력신호 (OUT)로서 출력하는 비교기 (OP1)를 포함한다. 여기서 증거 저항증폭기 (OA)의 브렌치 (A)와 브렌치 (B)에 각각 접속되는 절점다이오드들 (D1, D2, D3)은 서로 동일하며, 표형 모오스 트랜지스터들 (MP1, MP2, MP3)의 사이즈 비율은 1:1:1이고, 양쪽 모오스 트랜지스터들 (MN1, MN2, MN3)의 사이즈 비율도 1:1:1이다. 여기서 사이즈는 채널 길이 (L)와 거리 (W)의 곱을 가리킨다.

증거 도 1a. 도시된 온도감지기의 동작을 다음과 같다. 증거 저항증폭기 (OA)내의 표형 모오스 트랜지스터들 (MP1, MP2)과 양쪽 모오스 트랜지스터들 (MN1, MN2)의 전류 미리동작에 의해, 10/s * 1/s의 전류가 흐르고, 브렌치 (A)와 브렌치 (B)에 나타나는 전압은 서로 동일한 레벨로 된다.

통상적인 접합 디아오드에서 본래 구간에서의 전류, 쇠은 $I = I_s(e(VD/VT) - 1) + I_s(e(VD/VT))$ 로 된다. 여기서 I_s 는 역방향 포화 전류이고, VD 는 디아오드 전압이고, VT 는 kT/q 로서 쌍을 전압 (thermal voltage)을 가리킨다.

브렌치 (A)와 브렌치 (B)에 나타나는 전압은 서로 동일하므로, $VA = VB = VD1 = VD2 + VT + R1$ 되고, $10/s * I_s(e(VD/VT) - 1) + I_s(e(VD/VT)) = VD1 = VT + n(10/s)$ 로 된다.

또한, $10/s * I_s(e(VD2/VT)) \Rightarrow VD2 = VT + n(10/s) = VT + n(M * 10/s)$ 이므로, $Vt(n)(10/s) = VD * n(M * 10/s) + VT$ 로 된다.

따라서, $10/s * VT + n(M * 10/s) + VT = VT + n(10/s)$ 이 되므로, 브렌치 (A)의 전압 VA 는 VB 의 값과 가리 같게 되고, $VA = VB + VT + n(10/s)$ 로 나타난다.

보통 VT 에 비해 역방향 포화전류 I_s 는 온도 증거에 따라 훨씬 크게 증가하므로 디아오드 전압은 온도에 따라 감소하는 특성을 갖는다. 즉, VC 가 온도 증거에 따라 감소하므로 VA 는 온도에 따라 감소한다.

그러므로, 증거 저항 (R1)의 값을 통제하면 도 2a에서 보여지는 바와 같은 특장온도 (11)에서 10/s의 값이 크로스 (cross)되게 할 수 있다. 결국 증거 도 1a의 온도감지기 (100)는 특장온도 (11)에서 트립 포인트 (trip point)를 갖도록 설계된 온도감지기로서 기능한다.

증거한 도 1a의 온도감지기는 제조공정 변화에 매우 민감한 특성을 가지므로 변화된 트립 포인트를 설계된 온도 풀이트에 맞추는 온도 풀링 작업과 웨이퍼 레벨에서 개별 칩 (chip)마다 솔해되어야 한다. 증거 온도 풀링 작업은 온도 풀링 편이온도를 행하기 위해 서는 세조공정변화에 의해 편이 (shift)된 편이온도를 겸출하는 작업이 진행되어야 한다.

증거, 온도 트리밍을 행하기 위해서는 제조된 온도감지기가 설계된 풀표온도에서 일정한 편이되어 있는지를 알아내야 한다. 따라서 공정챔버내에 웨이퍼를 투입하고 공정챔버의 내부온도 (테스트 온도)를 계속적으로 변화시켜면서 증거 비교기 (OP1)의 비교 출력신호 (OUT)를 모니터링하는 것에 의해, 온도감지기의 편이온도를 겸출하는 작업은 많은 테스트 치안을 요구된다. 증거 공정챔버의 온도를 변화시키는 작업은 비교적 빠른 작업으로 편이온도를 행하기 위해 서는 세조공정변화에 의해 편이 (shift)된 편이온도를 겸출하는 작업이 진행되어야 한다.

또한, 편이온도를 겸출한 후 저항소자를 이용하여 트리밍 작업을 행하였을 경우에도 겸출된 편이온도의 신뢰성 부족과 트리밍 작업의 정확성 증여에 기인하여 설계된 풀표온도에 트리밍 풀이트를 정확히 찾는 온도감지기를 얻기 어려운 문제가 있다. 그러므로 정밀한 트리밍이 요구되는 경우 편이온도 겸출작업이 다시 추가로 필요하게 되고, 그에 따라 트리밍 작업이 추가로 요구된다.

쓰영이 이루고자 하는 기술적 문제

따라서, 본 발명의 목적을 상기한 종래의 문제점 및 단점을 해결할 수 있는 내장형 온도감지기 및 편미온도 검출방법을 제공함에 있다.

본 발명의 다른 목적은 광장형 반비의 온도를 변화시킴이 없이도 목표 온도에서 편미온도를 검출할 수 있는 편미온도 검출회로를 갖는 온도감지기 및 편미온도 검출방법을 제공함에 있다.

본 발명의 또 다른 목적은 온도 특성에 걸리는 작업시간을 단축할 수 있는 내장형 온도감지기 및 편미온도 검출방법을 제공함에 있다.

본 발명의 또 다른 목적은 편미온도 검출의 신뢰성을 증가시키고 트리밍 작업 오차를 감소 또는 최소화할 수 있는 온도감지기 및 편미온도 검출방법을 제공함에 있다.

본 발명의 또 다른 목적은 전력절감을 위해 반도체 메모리 장치의 침내에 재용가능한 밴드 캡 레퍼런스 회로 타입의 온도감지기 및 온도감지기의 편미온도 검출 및 트리밍 방법을 제공함에 있다.

본 발명의 또 다른 목적은 적어도 하나의 고정된 테스트 온도에서 편미온도를 선속하게 검출할 수 있는 편미온도 검출회로를 제공함에 있다.

본 발명의 또 다른 목적은 웨이퍼 레벨 온도 테스트에서 온도 투입작업에 걸리는 시간을 단축하여 반도체 제품의 생산성을 향상시킬 수 있는 방법을 제공함에 있다.

상기한 목적을 가운데 일부의 목적들을 말하기 위한 본 발명의 일 양상(aspect)에 따라, 온도의 증가에 따른 전류가 감소하는 감소 저항단을 갖는 온도감지기는, 상기 감소 저항단과 접지단 사이에 직렬로 연결된 2진 가중 저항들을 가지는 가중 저항 스트립부와, 상기 감소 저항단과 접지단 사이에 직렬로 연결된 복수의 2진 가중 저항들을 가지는 가중 저항 스트립부와, 테스트 입력신호를에 응답하여 상기 2진 가중 저항들을 각기 선택적으로 단락시키기 위한 단락 스위칭부를 포함하는 편미온도 검출회로를 구비함을 특징으로 한다.

본 발명의 또 다른 양상(aspect)에 따라, 온도의 증가에 따른 전류가 감소하는 감소 저항단과, 테스트 온도와 감자온도를 서로 비교한 결과를 비교 출력신호로서 출력하는 비교기를 갖는 온도감지기에서의 편미온도 검출방법은, 상기 감소 저항단과 접지단 사이에 직렬로 연결된 복수의 2진 가중 저항들을 가지는 가중 저항 스트립부와, 테스트 입력신호를에 응답하여 상기 2진 가중 저항들을 각기 선택적으로 단락시키기 위한 단락 스위칭부를 포함하는 편미온도 검출회로를 준비하는 단계와, 상기 온도감지기를 상기 테스트 온도로 고정하는 단계와, 상기 감자온도를 상승시키기 위해 상기 비교기의 출력이 2기지의 녹리상태로 진동할 때까지 상기 테스트 입력신호를의 녹리상태를 2진 출력신호으로 변경시키는 온도 서치단계와, 최종적으로 변경된 상기 테스트 입력신호를을 서치 코드값으로서 저장하는 단계와, 상기 테스트 온도에서 상기 저장된 서치 코드값을 감산하여 상기 편미온도를 구하는 단계를 구비함을 특징으로 한다.

상기한 양상에 따르면, 풍성함비의 온도를 변화시킴이 없이도 목표 온도에서 편미온도 검출방법에 대한 비밀직한 설계 예를 미리 제시하여 도면을 축소하여 표시된다. 비록 다른 도면에 표시되어 있으나, 동일 내지 유사한 기능을 가진는 구성요소들은 동일 내지 유사한 참조부호로서 나타나 있다.

도면의 구성 및 작용

미하에서는 본 발명에 따라 고속 테스트에 적합한 편미온도 검출회로를 갖는 온도감지기 및 편미온도 검출방법에 대한 비밀직한 설계 예를 미리 제시하여 도면을 축소하여 표시된다. 비록 다른 도면에 표시되어 있으나, 동일 내지 유사한 기능을 가진는 구성요소들은 동일 내지 유사한 참조부호로서 나타나 있다.

도 3은 본 발명의 일 실시예에 따른 온도감지기의 하로고설도이다. 도면을 참조하면, 도 1에서 설명된 바와 같이 온도의 증가에 따라 전류가 감소하는 감소 저항단(N01)을 갖는 온도감지기(100)가 도시된다. 상기 온도감지기(100)에는 본 발명의 목적들의 일부를 말하기 위한 편미온도 검출회로가 연결된다. 상기 편미온도 검출회로는 상기 감소 저항단(N01)과 접지단(VSS)사이에 직렬로 연결된 복수의 2진 가중 저항들(RU6, RU5, RU1)을 가지는 가중 저항 스트립부(150)와, 상기 온도감지기(100)의 편미온도를 검출하기 위해 악가되는 테스트 입력신호를(시트-AU0)에 응답하여 상기 2진 가중 저항들(RU6, RU5, RU1)을 각기 선택적으로 단락시키기 위한 단락 스위칭부(160)로 구성된다. 여기서 상기 단락 스위칭부(160)는 상자(normal) 터우프 되어 있는 엔딩 모으스 트랜지스터들(TR5-TR0)로 구성되어 있다.

상기 감소 저항단(N01)의 상부에 연결된 고정저항(R10)과 상기 감소 저항단(N01)의 하부에 연결된 상기 2진 가중 저항들(RU6, RU5, RU1)의 합성저항 값을 상기 도 1의 저항(R1)의 저항값과 동일하게 설정된다. 또한, 2진 가중 저항들(RU6, RU5, RU1)의 저항값은 저항(R1)의 저항값보다 32배 크고, 저항(R15)의 저항값은 저항(RU4)의 저항값보다 16배 크며, 저항(RU4)의 저항값은 저항(RU1)의 저항값보다 8배 크다. 또한, 저항(RU3)의 저항값은 저항(RU1)의 저항값보다 4배 크며, 저항(RU2)의 저항값은 저항(RU1)의 저항값보다 2배 크다. 설정된다. 상기 2진 가중 저항들(RU6, RU5, RU1)은 반도체 제조공정에서 플라실리콘 드래프트를 절을 때마다 각각에 의해 형성될 수 있다.

트랜지스터(TR0)를 터운 시킴에 의해 상기 2진 가중 저항들(RU6, RU5, RU1) 중 단락저항(RU1)이 단락(short)되도록 한 경우에 저항(RU1)의 저항값은 상기 합성저항 값에 포함되지 않으므로 브리치(C)를 통해 흐르는 전류 11이 그만큼 증가한다. 여기서는 상기 저항(RU1)이 단락될 경우에 1°C가 상승하도록 설계된다. 결국, 전류 11이 증가하면 트립 포인트가 도 2의 상부영역(UA)으로 이동하는 것으로 된다. 상기 테스트 입력신호를(AU5-AU0)은 테스트 모드 시에 고정된 온도에서 온도감지기의 트립 포인트를 변화시키기 위해 제공되는 신호들이다.

유사하게, 상기 테스트 입력신호(AU5)가 녹리레벨 하이로서 인가되면, 상기 저항(RU6)이 단락되므로, 상기 트립 포인트는 32도가 상승한다. 또한, 테스트 입력신호(AU4)가 하이이면 저항(RU5)이 단락되어 16도가 상승하고, 테스트 입력신호(AU3)가 하이이면 저항(RU4)이 단락되어 8도가 상승하고, 테스트 입력신호(AU2)가 하이이면 저항(RU3)이 단락되어 4도가 상승하며, 테스트 입력신호(AU1)가 하이이면 저항(RU2)이

단락되어 2도가 증증한다.

따라서, 상기 2진 가중 저항률(RU6-RU1)의 단락률, 2진 축차근사법(binary successive approximation method)으로 행하면, 1도 미만의 오차를 갖는 편미온도를 경증하는 것이 가능하다.

이하에서는 도 3과 같은 편미온도 축차근사법을 갖는 온도감지기에서의 편미온도 축차동작의 도 3B를 참조로 설명할 것이다.

상기 온도감지기의 테스트 온도는 하나의 고정된 온도, 여기서는 85°C로 설정된다. 상기 온도는 범위 테스트에서 주로 설정되는 온도이다. 공정챔버의 내부온도를 85°C로 설정하고 온도감지기가 제조된 칩을 복수로 구비한 웨이퍼를 공정챔버에 넣으면 상기 온도감지기를 상기 테스트 온도로 고정하는 단계는 완료된다.

이제 부터는 상기 감지온도를 상승시키기 위해 상기 비교기의 출력이 2가지의 논리상태(로우 또는 하이)로 전환될 때 까지 상기 테스트 입력신호를(AU5-AU0)의 논리상태를 2진 축차근사법으로 변경시키는 온도 서치단계가 시작된다. 테스트 모드가 아닌 노말 모드에서 상기 테스트 입력신호들(AU5-AU0)은 모두 논리레벨로 로우로 주어진다. 도 8에서는 예를 들어 온도 감지기의 트립 포인트가 45도를 목표로 설정되었으면, 증정변화에 의하여 5도의 오차가 발생하면 50도로 만들어 젓다고 가정하고, 상기 50도를 85도로 고정된 온도에서 찾는 방법을 나타내고 있다. 도 8에서 가로축은 서치 스텝들을 나타내고 세로축은 온도를 나타낸다.

온도 서치단계의 초기단계로서, 상기 노말상태의 조건과 풀빌리미 AU5-AU4-AU3-AU2-AU1-AU0 = 0,0,0,0,0,0으로 초기하면, 트랜지스터들을(TPS-TPO)은 모두 틴오프 상태이다. 따라서 상기 2진 가중 저항률(RU6-RU1)은 모두 저항으로서 기능한다. 상기한 신호의 초기상태에서는 찾고자 하는 온도 즉 편미온도는 50°C이고 현재 챔버의 온도는 85°C이므로, 도 3의 비교기(OP1)의 비판전단(+)의 초기전압(0Ref)은 비판단(-)의 초기전압(0T1)보다 높게 되며 비교 출력신호(OUT)는 1 즉, 하이리벨이 된다. 여기서 상기 초기 초기전압(0Ref)은 테스트 온도 즉 현재 챔버내의 온도를 전압레벨로서 기리카는 것이고, 비판단(-)의 초기전압(0T1)은 틴릴 풋안드의 감자온도를 전압레벨로서 기리카는 것이다.

상기 상태에서 AU5의 신호레벨만을 변화시켜 1로 초기하면, 도 8의 화살부호(ARI)과 같이 32°C가 증가되며 50°C+32°C=82°C로 된다. 상기 결과는 아직 85°C보다 낮은 온도상태이므로 비교기(OP1)의 출력(OUT)은 대진히 1로 나타난다.

상기 AU5를 신호레벨을 1로 초기한 상태에서도 출력이 하이로서 나타났으므로 출발 포인트를 업데이트(AU5=1)한 상태에서 상기 AU4도 1로 초기된다. 이에 따라 도 8의 화살부호(AP2)와 같이 16°C가 다시 증가되므로 82°C+16°C=98°C로 된다. 그러므로 이제는 상기 테스트 온도인 85°C보다 높아진 온도상태이므로 비교기(OP1)의 출력(OUT)은 0 즉 로우로 나타난다.

상기 출력이 로우로 나타나면 출발 포인트를 다시 미전의 출발 포인트로 풀리고(AU5=1, AU4=0) 상기 AU3를 1로 초기한다. 결국 AU5-AU4-AU3-AU2-AU1-AU0 = 1,0,0,0,0,0이다. 이에 따라 82°C에서 도 8의 구간(D3)내의 화살부호(AP3)와 같이 8°C가 증가되므로 82°C+8°C=90°C로 된다. 그러므로 아직도 상기 85°C보다 높은 온도상태이므로 비교기(OP1)의 출력(OUT)은 로우로 나타난다.

상기 출력이 로우로 나타나면 출발 포인트를 다시 미전의 출발 포인트로 풀리고(AU5=1, AU4=0, AU3=0, AU2=0) 상기 AU1를 1로 초기한다. 결국 AU5-AU4-AU3-AU2-AU1-AU0 = 1,0,0,1,0,0이다. 이에 따라 도 8의 구간(D4)내의 화살부호(AP4)와 같이 82°C에서 4°C가 증가되므로 82°C+4°C=86°C로 된다. 따라서, 상기 85°C보다 1°C 낮은 온도상태이므로 비교기(OP1)의 출력(OUT)은 이제 하이로 나타난다.

상기 출력이 하이로 나타나면 출발 포인트를 업데이트한 상태(AU5=1, AU4=0, AU3=0, AU2=0, AU1=1)에서 상기 AU0를 1로 초기한다. 결국 AU5-AU4-AU3-AU2-AU1-AU0 = 1,0,0,0,1,1이다. 이에 따라 도 8의 구간(D5)내의 화살부호(AP5)와 같이 82°C에서 2°C가 증가되므로 82°C+2°C=84°C로 된다. 따라서, 상기 85°C보다 1°C 낮은 온도상태이므로 비교기(OP1)의 출력(OUT)은 이제 하이로 나타난다.

이제 최종적으로 변경된 상기 테스트 입력신호들을 서치 코드값으로서 저장하는 단계가 수행되는데 이는 상기 AU5-AU4-AU3-AU2-AU1-AU0 = 1,0,0,0,1,1의 미전수 값을 테스트 장비등에 구비된 레지스터(M)에 저장함에 의해 설정된다.

이어서 상기 테스트 온도에서 상기 저항된 서치 코드값을 감산하여 상기 편미온도를 구하는 단계가 수행된다. 상기 레지스터 저정 값으로 표현되는 1,0,0,0,1,1 외에, 이는 실진수 35에 상응한다. 따라서 85°C에서 상기 서치 코드값 35도를 빼면 50°C가 구해진다. 결국 테스트 조건의 온도가 85도라는 것을 알고 있고, 비교기의 출력이 진동상태일 때 초기하였던 입력 값이 35도라는 것을 찾았으므로 제조된 온도 감지기의 편미온도는 85-35=50로 판명된다. 따라서, 공정챔버의 온도를 변화시킴이 없이도 하나의 고정온도에서 제조된 온도 감지기의 변화된 트립 포인트를 할 수 있다.

상기 테스트를 통해 테스트 운영자는 테스트 대상이 되는 온도 감지기의 트립포인트가 증정변화에 의해 설계 온도 45도에서 50도의 오차를 가진 50도로 만들어 놓았음을 알고서, 50도가 하강되도록 하는 트리밍작업을 행하면 상기 온도감지기는 실제로 45도에서 트립포인트를 갖는다.

한편 상기 도 3의 화로구성을 변경함에 있어 테스트 입력신호들(AU5-AU0)을 반대 논리의 테스트 입력신호들(AP5-AD0)로써 초기하여, 상기 2진 저항들(RU6-RU1)을 상시 단락시켜 두고, 2진 저항적으로 단락해제시킴에 의해 서로 상기 편미온도는 겹출할 수 있을 것이다. 이 경우에 상기 2진 저항들(RU5-RU1)은 단락 가동 저항 스트리밍부를 구성하며, 상기 엔트리 모드로 테스트 입력신호들(AP5-AD0)은 단락해제 저항

부록 가능하다. 살기환 경우의 세부적 동작은 도 1의 동작 설명을 통해 더욱 더 철저히 이해될 것이다.

도 4는 복수명의 또 다른 솔루션 예에 따를 때 도감자기의 회로 구성을 것이다. 도면을 참조하면, 도 3의 구성을 더하여, 단락해제 스위치부(170), 단락 가중 저항 스트링부(180), 옥도감자 트리밍부(200), 및 혼도하강 트리밍부(300)가 더 구비된 것이다. 보여진다. 도 4에서 펜이온도 감출화로는 경기 감소 저항단(N01)과 노드(N02) 사이에 직렬로 연결된 복수의 2진 가중 저항들(RU6, RU5, RU1)을 가지는 가중 저항 스트링부(150)와, 경기 노드(N02)와 노드(N03) 사이에 직렬로 연결된 복수의 2진 가중 저항들(RU6, RU5, RU1)을 가지는 단락 가중 저항 스트링부(180)와, 테스트 입력신호들(AU5~AU0)에 응답하여 경기 2진 가중 저항들(RU6, RU5, RU1)을 갖기 선택적으로 단락시키기 위한 단락 스위칭부(160)와, 테스트 입력신호들(AU5~AU0)에 응답하여 경기 2진 가중 저항들(RU6, RU5, RU1)을 갖기 선택적으로 단락해제시키기 위한 단락해제 스위칭부(170)를 포함한다. 여기서, 경기 단락해제 스위칭부(170)는 강사(normal) 턴온되어 있는 엔터 모우스 트랜지스터들(TR5a~TR6a)로 구성되어 있다.

편이 온도가 철계된 목표 온도보다 낮게 판명된 경우에 온도를 상승시키는 트리밍 작업이 발생될 수 있도록 하기 위한 상기 온도상승 트리밍부(200)는 상기 기증 저항 스트립부(150)와는 별별로 상기 감소 저항단(N01)에 연결되고, 도드리의 모오스 재널리 직렬로 연결된 엔히 모오스 트랜저스터들(N5-N05)과 제1-6 저항 스위치 유닛들(210-215)로 구성된다. 온도 트리밍이 수행되기 이전에는 상기 엔히 모오스 트랜저스터들(N5-N05)은 잠시 터온포 모드에 있다. 상기 제1-6 저항 스위치 유닛들(210-215)은 모두 동일한 내부 구성을 가지며, 도 5와 같이 구성을 숨기고 있다.

도 5는 도 4증 저항 층위의 은닉의 구체화로도서, 미버터를 구성하는 파형 및 엔형 모오스 트랜지스터들을 (PM1, NM1)과, 래지(1A)를 구성하는 미버터들 (N1, N2)과, 퓨즈(FUS1)로 이루어져진다. 트리밍 작업 시에 상기 퓨즈(FUS1)는 커팅될 수 있지만, 트리밍 작업 전에는 커팅되어 있지 않다. 상기 퓨즈(FUS1)가 커팅되어 있지 않을 경우에, 하이에서 로우로 전이되는 파워업 신호(POWERUP)에 의해 상기 파형 모오스 트랜지스터(PMT)가 단문회로로 래지(1A)의 출력(00)을 로우로 고정된다. 그러나, 상기 퓨즈(FUS1)가 커팅되면 상기 파워업 신호(POWERUP)의 하이 구간에서 엔형 모오스 트랜지스터(NM1)의 턴온에 의해 래지된 하이 상태가 상기 파워업 신호의 로우 구간에서도 출력(00)으로서 고정된다. 결국, 각 저항 층위증 유닛내의 퓨즈가 커팅된 경우에만 고에 대응연결되어 엔형 모오스 트랜지스터들(N5~N6)이 개별적으로 턴온될 수 있다. 예를 들어 트랜지스터(N5)가 턴온되는 경우에 저항(BU6)은 단락되어 감지율로는 32도가 상승된다.

폐미온도가 측계되는 목표온도보다 높게 판명된 경우에 온도를 하강시키는 트리밍작업이 달성될 수 있도록 하기 위한 상기 온도하강 트리밍부(300)는 상기 노드(N03)와 접지단자(VSS)간에 적률로 연결된 2진 저항들(R06a, R05a, R01a)을 가지는 단락 저항 저항 하강 스트립부(310)와, 상기 노드(N03)에 대하여 상기 단락 저항 저항 하강 스트립부(310)과는 별개로 연결된 푸즈들(FU6, FU1)을 포함하는 푸즈 스트립부(320)으로 구성된다. 상기 푸즈들(FU6, FU1)이 커팅되어 있지 않을 경우에 상기 단락 저항 저항 하강 스트립부(310)내의 저항들을 단락되어 있고, 푸즈들이 커팅되면 그에 대응되는 저항이 단락해 제거되어 저항으로서 기능하게 된다. 결국 푸즈들을 커팅하여 대응되는 저항들을 사용하게 되면, 감지온도는 하강한다. 예를 들어 푸즈(FU6)가 커팅되는 경우에 저항(R06a)은 단락해 제거되어 감지온도는 32도 만큼 하강한다.

도 6은 도 4에 인가되는 테스트 입력신호들을 발생하기 위한 신호발생기의 구체화로도이다. 인버터들(60-65)은 각기 인가되는 입력신호들(A5-A0)의 논리를 반전한다. 상기 인버터들(60-65)의 출력은 엔드 게이트들(70-75)과 노마 게이트들(80-85)의 일축입력으로 공통 제공된다. 상기 엔드 게이트들(70-75)의 타축입력에 놓은 제1 테스트신호(PTEST0)가 광통으로 인가되어, 상기 노마 게이트들(80-85)의 타축입력에는 제2 테스트신호(PTEST1)가 인버터(66)를 통해 광통으로 인가된다. 여기서 상기 입력신호들(A5-A0)은 어드레스 신호들이 될 수 있다. 대리신, 상기 제2 테스트신호(PTEST1)가 하이되어 인가되어 상기 입력신호들(A5-A0)이 모두 하이로서 인가된다. 즉각 테스트 입력신호들(A5-A0)은 모든 하이로서 출력되는 암시상태이다.

미학에서는 도 4과 같은 편미분도, 경증화학, 올도선승, 트리밍부(200), 뒷 온도, 하강 트리밍부(300)를 찾는 온도감지기에서의 편미분도와 경증화학, 트리밍이 도 9과 도 10을 참조로 설명할 것이다.

먼저, 도 4의 설명을 하기 이전에 광정 변화에 의한 미진 가증 저항의 오차문제를 설명한다. 도 8을 통하여 설명한 도 3의 동작설명은 실질적으로 미성적인 경우이다. 제조공정의 공정 편차에 의해 도 3내의 2진 가증 저항(RU1)이 정확히 1도만큼 상승시키면 주지 못할 수 있다. 그러면, 2진 가증 저항(RU5)도 정확히 32도만큼 온도를 상승시키지 못할 것이다. 2진 가증 저항(RU5)도 정확히 16도만큼 온도를 상승시키지 못할 수 있다.

따라서, 제조공정의 공정 편차에 의해 10%의 온도 오차가 발생한 경우에 도 3의 회로의 동작은 도 9와 같아 수렴된다. 도 9를 참조하면, 도 8에서 설명된 회로부호(AR1-AR6)에 대응하여 10%의 오차를 갖는 회로부호(AR1a-AR6a)가 나타나 있음을 알 수 있다. 결국, 도 9에서 보여지는 X 는 특성상 저항들의 제조공정 오차율을 나타내는 것으로, $X=0.90$ 이면 10%의 저항 오차를 가지는 것을 의미한다. $X=1.0$ 의 경우에는 공정 오차가 없는 이상적인 경우를 가리킨다. 결국, 도 9에서 $X=0.90$ 인 이상적인 경우에 비해 10%의 오차를 가지게 되며, 0.0, 1.1이 리저스터 저항 값으로 되는데 이는 설계수 39도이다. 따라서, $X=1.0$ 의 경우에 비해 4도의 오차가 발생할 수 있다. 그러므로, 마이크로프로세서의 필요로 시에 표기온도와 저항 오차율 X 를 함께 구하는 것이 매우 중요할 수 있다. 마이크로에서 설계되는 도 9의 회로에서는 상기 표기온도를 서로 저항 오차율 X 까지도 함께 구하는 것이 도 10을 참조로 설명할 것이다.

다시 도 4로 돌아가서, 먼저 제1 테스트 온도인 85°C 로 설정하고 테스트를 행하는 경우를 설명한다. 물론 이 경우에도 온도 감지기의 트립 포인트가 45도를 목표로 설계되었으며, 과정변화에 의하여 5도의 트립 포인트 오차가 존재하여 50도로 만들어졌다고 가정한다. 초기에 노말상태의 조건과 동일하게 $\text{AU5}, \text{AU4}, \text{AU3}, \text{AU2}, \text{AU1}, \text{AU0} = 0, 0, 0, 0, 0, 0$ 으로 인기하고, $\text{AD5}, \text{AD4}, \text{AD3}, \text{AD2}, \text{AD1}, \text{AD0} = 1, 1, 1, 1, 1, 1$ 로 인기하면 트랜지스터들(TR5-TR0)은 모두 터온포 상태이고, 트랜지스터들(TR5a-TR0a)은 모두 터온상태이다. 한편, 휴즈들의 커밍이 아직 해제되지 않은 상태이므로 물로 성능 트리밍부(200)나의 예상 모으스 트랜지스터들(N5-N0)은 터온포 상태이다. 따라서 상기 예상 모으스 트랜지스터들(N5-N0)과 병렬로 연결된 2진 가중 치항들(RU6-RU1)은 저항으로서 기능한다. 반면에 단락 가중 치항 스트리밍부(200)나의 2진 가중 저항들(RD6-RD1)과 온도 하위 트리밍부(300)나의 2진 가중 저항들(RD6a-RD5a-RD1a)은 모두 단락되어 저항으로

저장으로서 가능하지 않는다. 따라서, 노드(N03)에 접지전압(VSS)이 채널적으로 형성된다.

감지온도를 상승시키기 위해, 상기 비교기(OP1)의 출력이 2가지의 논리상태(로우 또는 하이)로 전동할 때까지 상기 테스트 입력신호를 (AUS-AUD)의 논리상태를 '2진 축자근사법'으로 변경시키는 온도 서치단계가 차지공부터 시작된다. 도 10의 상태부에 보여지는 회로부호들(ARU1-ARU6)은 상기 편미온도 50도를 85도의 고정된 온도에서 찾는 방법을 나타내고 있다.

온도 서치단계의 초기단계로서, 상기 노발상태의 조건과 동일하게 AUS, AU4, AU3, AU2, AU1, AU0 = 0, 0, 0, 0, 0, 0으로 인가하면, 트랜지스터들(TR5-TR6)은 모두 터오프 상태이다. 따라서, 상기 2진 기종 저항들(RU6-RU1)은 모두 저항으로서 기능한다. 상기한 신호 인가상태에서는 찾고자 하는 온도 즉 편미온도는 50도이고 현재 채널의 온도는 85도이므로, 도 4의 비교기(M1)의 비방전단(+)의 인가전압(0ref.)은 반전단(-)의 인가전압(0ref.)보다 높게 되어 비교 출력신호(OUT)는 1 즉 하이레벨이 된다.

상기한 상태에서 AUS의 신호레벨만을 변화시켜 1로 인가하면, 도 10의 회로부호(ARU1)과 같이 32%(여기서, X는 저항 오차률)C가 증가되어 50°C+32X°C=82X°C로 된다. 상기 결과는 아직 85°C보다 낮은 온도상태이므로 비교기(OP1)의 출력(OUT)은 여전히 1로 나타난다.

상기 AUS를 신호레벨을 1로 인가한 상태에서도 출력이 하이로서 나타났으므로 출발 포인트를 업데이트(AU5=1)한 상태에서 상기 AU4도 1로 인가한다. 이에 따라 도 10의 회로부호(ARU2)와 같이 16X°C가 다시 증가되므로 82X°C+16X°C=98X°C로 된다. 그러므로 이제는 상기 테스트 온도인 85°C보다 높아진 온도상태이므로 비교기(OP1)의 출력(OUT)은 0 즉 로우로 나타난다.

상기 출력이 로우로 나타나면 출발 포인트를 다시 이전의 출발 포인트로 돌리고 (AU5=1, AU4=0) 상기 AU3를 1로 인가한다. 결국 AU5, AU4, AU3, AU2, AU1, AU0 = 1, 0, 1, 0, 0, 0이다. 이에 따라 82X°C에서 도 10의 회로부호(ARU3)와 같이 8X°C가 증가되므로 82X°C+8X°C=90X°C로 된다. 그러므로 아직도 상기 85°C보다 높은 온도상태이므로 비교기(OP1)의 출력(OUT)은 여전히 로우로 나타난다.

상기 출력이 로우로 나타나면 출발 포인트를 다시 미정의 출발 포인트로 돌리고 (AU5=1, AU4=0, AU3=0) 상기 AU2를 1로 인가한다. 결국 AU5, AU4, AU3, AU2, AU1, AU0 = 1, 0, 0, 1, 0, 0이다. 이에 따라 도 10의 회로부호(ARU4)와 같이 82°C에서 4°C가 증가되므로 82X°C+4X°C=86X°C로 된다. 따라서, 상기 85°C보다 1°C 높은 온도상태이므로 비교기(OP1)의 출력(OUT)은 이제 하이로 나타난다.

상기 출력이 하이로 나타나면 출발 포인트를 업데이트한 상태(AU5=1, AU4=0, AU3=0, AU2=0, AU1=1)에서 상기 AU0를 1로 인가한다. 결국 AU5, AU4, AU3, AU2, AU1, AU0 = 1, 0, 0, 0, 1, 1이다. 이에 따라 도 10의 회로부호(ARU5)와 같이 84°C에서 1°C가 증가되므로 84X°C+1X°C=85X°C로 된다. 따라서, X를 고려하지 않으면 상기 85°C와 동일한 온도상태가 되므로 상기 비교기(OP1)의 출력(OUT)은 로우 또는 하이로서 나타난다. 결국, 출력은 로우와 하이로 전동하며, 미로써 상기 온도 서치단계는 종료된다.

미제 최종적으로 변경된 상기 테스트 입력신호들을 서치 코드값으로서 저장하는 단계가 수행되는데 미는, 상기 AUS, AU4, AU3, AU2, AU1, AU0 = 1, 0, 0, 0, 1, 1의 미진수 값을 테스트 채널에 구비된 레지스터(D1)에 저장함에 의해 달성된다.

미어서, 상기 테스트 온도에서 상기 저장된 서치 코드값을 감산하여 상기 편미온도를 구하는 단계가 수행된다. 상기 레지스터 저장 값으로 표현되는 X(D1)은 80도에서 1, 0, 0, 0, 1, 1인데, 이는 설정온 35에 참을한다. 따라서, 85°C에서 상기 서치 코드값 35도를 빼면 50°C가 구해진다. 결국 테스트 조건인 온도가 85도라는 것을 알고 있고 비교기의 출력이 진동상태일 때 인기하였던 입력 값이 35도라는 것을 찾았으므로 제조된 온도 감지기의 편미온도는 X를 고려하지 않을 경우에 85-35=50로 표기된다.

결국, 상기 도 10의 회로부호(ARU1-ARU6)로서 나타낸 동작설명은 저항 오차률 X를 고려하지 않을 경우에 도 8의 동작설명과 동일함을 알 수 있다.

미제 부터는 제2 테스트 온도를 -5°C로 설정하고 테스트를 행하는 경우를 설명한다. 상기 85도의 테스트에 미어 -5도의 테스트를 행하면 상기 편미온도는 훌륭 상기 저항 오차률 X까지도 함께 구해진다.

미제는 감지온도를 하강시키기 위해 상기 비교기(OP1)의 출력이 2가지의 논리상태(로우 또는 하이)로 전동할 때까지 상기 테스트 입력신호(AUD-AUD)의 논리상태를 2진 축자근사법으로 변경시키는 온도 서치단계가 시작된다. 도 10의 하부에 보여지는 회로부호(ARU1-ARU6)은 상기 편미온도 50도를 -5도의 고정된 온도에서 찾는 방법을 나타내고 있다.

유사하게, 온도 서치단계의 초기단계로서, 상기 노발상태의 조건과 동일하게 AUS, AU4, AU3, AU2, AU1, AU0 = 1, 1, 1, 1, 1, 1로 인기하면, 트랜지스터들(TR5-TR6)은 모두 터온 상태이다. 따라서, 상기 2진 기종 저항들(RU6-RU1)은 모두 '다란' 상태이므로 저항으로서 기능하지 않는다. 상기한 신호 인가상태에서는 찾고자 하는 온도 즉 편미온도는 50°C이고 현재 채널의 온도는 -5°C이므로, 도 4의 비교기(OP1)의 비방전단(+)의 인가전압(0ref.)은 반전단(-)의 인가전압(0ref.)보다 낮게 되어 비교 출력신호(OUT)는 0 즉, 로우레벨이 된다.

상기한 상태에서 AUS의 신호레벨만을 변화시켜 0로 인기하면, 도 10의 회로부호(ARU1)과 같이 32%(여기서, X는 저항 오차률)C가 감소되며 50°C-32X°C=18X°C로 된다.

상기 AUS를 신호레벨을 0으로 인기한 상태에서도 출력이 로우로서 나타났으므로 출발 포인트를 업데이트(AU5=0)한 상태에서 상기 AU4도 0로 인기한다. 이에 따라 도 10의 회로부호(ARU2)와 같이 16X°C가 다시 감소되므로 18X°C-16X°C=2X°C로 된다. 상기 결과는 아직 -5°C보다 높은 온도상태이므로 비교기(OP1)의 출력(OUT)은 여전히 0으로 나타난다.

상기 AD4를 신호레벨을 0으로 인가한 상태에서도 출력이 투우로서 나타나는현상은 출발 포인트를 업데미트(AD5=0, AD4=0)한 상태에서 상기 AD5도 0으로 인가된다. 이에 따라 도 10의 회설부호(ARD3)와 같이 8XC가 다시 감소되므로 2XC-8XC=6XC로 된다. 따라서, -6°C보다 낮은 온도상태이므로 비교기(OP1)의 출력(OUT)은 하이로 나타난다.

상기 출력이 하이로 나타나면 출발 포인트를 다시 0진의 풀발 포인트로 볼리고 AD5=0, AD4=0, AD3=1, AD2=0한 상태에서 상기 AD1도 0으로 인가된다. 이에 따라 도 10의 회설부호(ARD6)와 같이 1XC가 다시 감소되므로 -2XC-1XC=-4XC로 된다. 따라서, 0°C보다 높은 온도상태이므로 비교기(OP1)의 출력(OUT)은 로우로 나타난다.

상기 출력이 로우로 나타나면 출발 포인트를 다시 업데미트(AD5=0, AD4=0, AD3=1, AD2=0, AD1=0)한 상태에서 상기 AD0도 0으로 인가된다. 이에 따라 도 10의 회설부호(ARD5)와 같이 4XC가 다시 감소되므로 -2XC-2XC=-4XC로 된다. 따라서, -5°C보다 높은 온도상태이므로 비교기(OP1)의 출력(OUT)은 하이로 로우로 전동하면서 나타난다.

이제, 최종적으로 변형된 상기 테스트 입력신호들을 서지 코드값으로서 저장하는 단계가 수행되는데, 이는 상기 AD5, AD4, AD3, AD2, AD1, AD0 = 0, 0, 1, 1, 1, 0이 된다. 이에 따라 2XC에서 도 10의 회설부호(ARD1)와 같이 4XC가 다시 감소되므로 -2XC-4XC=-2XC로 된다. 그러므로 아직도 상기 -5°C보다 높은 온도상태이므로 비교기(OP1)의 출력(OUT)은 하이로 로우로 전동하면서 나타난다.

이어서, 상기 테스트 온도에서 상기 저작된 서지 코드값을 기반하여 상기 편이온도를 구하는 단계가 수행된다. 상기 레지스터 저장 값으로 표현되는 $\Sigma(E_1)$ 은 800로서 1, 1, 0, 1, 1, 1인데, 이는 실전수 55에 해당한다. 따라서, -5°C에서 상기 서지 코드값 55를 더하면 50°C가 구해진다. 결국, 테스트 조건의 온도가 -5도라는 것을 알고 있고 비교기의 출력이 전동상태를 때 레지스터에 저장된 값이 55도라는 것을 찾았으므로, 제조원 온도 참조기의 편이온도는 X를 고려하지 않고 경우에 -5+55=50로 판명된다.

한 가지 일 테스트만을 통해서는 편이온도를 알 수 있고, 상기한 두 경우의 테스트를 행하면 저항 오차를 X자체로 구해진다. 즉, 저항 오차를 X는 두 레지스터에 저작된 저항 값을 합한 다음 90으로 나누어 의해 구해면된다. 여기서, 90은 85도의 테스트와 -5도의 테스트간의 온도 차, 즉 85-(-5)=90로 된다. 이를 수식적으로 표현하면, $X = \Sigma(E_1) - \Sigma(E_0) / 90$ 으로 나타난다.

이와 같이, 두 가지의 고정된 온도에서 테스트를 행하면, 편이온도의 격차를 물론 저항 오차를 X로 구할 수 있다. 저항 오차를 X를 알면, 트리밍 작업에서 오차를 X가 고려되어야 한다. 예를 들어, 10%의 오차를 기자는 것으로 판명되었을 때, 10% 만큼의 오차를 보정하는 작업이 퓨즈들의 추가 커팅 또는 미 커팅을 통해 이루어진다.

상기한 도 4의 테스트를 통해 테스트 온도자는 테스트 대상이 되는 도 4의 온도 감지기의 트립포인트가 용정변화에 의하여 설계 온도 45도에서 -5도의 오차를 가지고 있을 때, 즉, 편이온도가 50도로 판명된 경우($X=1$ 로 가정)에는, 온도 하강 트리밍부(300)내의 퓨즈들(FU1, FU3)을 레이저 별등의 광선을 이용하여 브로밍한다. 이에 따라 -5도가 하강되는 트리밍 작업이 발생된다. 만약, 절제 온도 45도에서 -5도의 오차를 가지는 경우(즉, 편이온도가 40도인 경우)라면, 온도 상승 트리밍부(200)내의 제4 및 제6 저항스위치 유닛들(213, 215)내의 퓨즈(FUS1)가 각기 블로킹(커팅)된다.

상기한 트리밍 작업에 의해, 제조된 온도감지기는 노말 동작에서 결계된 트립포인트를 가지고서 동작되어 진다.

도 7은 도 4의 온도감지기를 채용한 반도체 메모리 장치의 리프레쉬 동작관련 블록도이다. 도면을 참조하면, 도 8 또는 도 4에서 보여지는 온도감지기(10)가 칠(20)내에 설치됨을 알 수 있다. 메모리 셀 어레이(18)의 균형에 설치되는 상기 온도감지기(10)는 온도 감지 출력(TO)을 리프레쉬 추가 제어신호 발생기(12)에 원가한다. 칠(20)이 받는 온도에 따라 변화되는 온도 감지 출력(TO)은 상기 리프레쉬 추가 제어신호 발생기(12)의 리프레쉬 출력 세대신호(RCON)의 상태를 명시시킨다. 상기 리프레쉬 출력 세대신호(RCON)에 응답하여 셀프 리프레쉬 클럭(SRCLK)을 발생하는 셀프 리프레쉬 클럭 발생기(14)는 온도의 고체에 따라 셀프 리프레쉬 클럭(SRCLK)의 주파수를 변화시킨다. 상기 셀프 리프레쉬 클럭(SRCLK)에 응답하여 메모리 셀 어레이(18)의 리프레쉬 동작을 세어하는 리프레쉬 세어회로(18)는 칠(20)내의 온도가 높은 경우에는 온도가 높은 경우에 비해 리프레쉬 동작 주기(기밀도)를 세어한다.

결국, 온도 영역을 특수개의 영역들로 분할하여 두고 낮은 온도 영역에서는 리프레쉬 동작 주기를 끌게 하면 반도체 메모리에서 소모되는 전력이 절감된다.

상기한 온도 영역에서 보여진 온도 감지기는 반도체 메모리 장치 뿐만 아니라 타의 칩적회로에도 온도 감지기를 위해 내장될 수 있음을 윤증된다.

상기한 설명에서는 본 발명의 실시 예들을 의주로 도면을 따라 예를 들어 설명하였지만, 본 발명의 기술적 사상의 범위 내에서 본 발명을 다양하게 변형 또는 변경할 수 있음을 본 발명이 속하는 분야의 당업자에게는 명백한 것이다. 예를 들어, 사용이 다른 경우에 편이온도 커닝화로의 세부적 구성이나 편이온도 커닝방법 또는 트리밍 방법을 다양하게 변경할 수 있음을 윤증이다.

발명의 효과

상기한 바와 같이 편이온도 커닝화로를 갖는 온도감지기 및 편이온도 커닝방법에 따르면, 종점행복의 온도를 변화시킬 수 없이도 목표 온도에서 편이온도를 정확히 커닝할 수 있으므로 온도 투영에 권리

는 천연가스를 단축하고, 편이온도: 겸총의: 선리프트를 증가시키는 효과를 갖는다. 또한 트리밍: 작업: 오차를 감소 또는 최소화하는 이점이 있다.

온도감지기: 전원설악을 위해 반도체 접촉화로: 내에 채용시 웨이퍼: 베벨의 온도: 테스트 및 트리밍에 걸리는 시간이 저감되어 반도체 제품의 제조코스트가 다운되는 장점이 있다.

1. 청구항 1

청구항 1

온도의 증가에 따라 전류가 감소하는 감소 저항단을 갖는 온도감지기에 있어서.

상기 감소 저항단과 접지단 사이에 직렬로 연결된 복수의 2진 가중 저항들을 가지는 가중저항 스트리밍부와, 상기 온도감지기의 편이온도를 겸총하기 위해 인가되는 테스트 입력신호들에 응답하여 상기 2진 가중 저항들을 각기 선택적으로 단락시키기 위한 단락 스위치부를 포함하는 편이온도 겸총회로를 구비함을 특징으로 하는 온도감지기.

청구항 2

제1항에 있어서, 상기 2진 가중 저항들의 단락은 2진 측차근사법으로 행해짐을 특징으로 하는 온도감지기.

청구항 3

제1항에 있어서, 상기 단락 스위치부는 상기 2진 가중 저항들에 대응하여 상기 감소 저항단과 접지단 사이에 드레인: 소스: 채널이 직렬로 연결된 엔형 모오스 트랜지스터들로 구성됨을 특징으로 하는 온도감지기.

청구항 4

제1항에 있어서, 상기 감소 저항단에 상기 가중 저항 스트리밍부와는 병렬로 연결되고, 상기 편이온도가 목표온도보다 낮게 편평한 경우에 온도를 상승시키는 트리밍작업이 발생될 수 있도록 하기 위한 상기 온도상승 트리밍부를 더 구비함을 특징으로 하는 온도감지기.

청구항 5

제1항에 있어서, 상기 온도상승 트리밍부는 상기 2진 가중 저항들에 대응하여 상기 감소 저항단과 접지단 사이에 드레인: 소스: 채널이 직렬로 연결된 엔형 모오스 트랜지스터들과 퓨즈 커팅에 의해 상기 엔형 모오스 트랜지스터들 중 대응되는 트랜지스터들을 독립적으로 스위칭 시키기 위한 저항 스위칭 유닛으로 구성됨을 특징으로 하는 온도감지기.

청구항 6

제1항에 있어서, 상기 가중 저항 스트리밍부와 접지간에 연결되고, 상기 편이온도가 목표온도보다 높게 편평한 경우에 온도를 하강시키는 트리밍작업이 발생될 수 있도록 하기 위한 상기 온도하강 트리밍부를 더 구비함을 특징으로 하는 온도감지기.

청구항 7

제1항에 있어서, 상기 온도하강 트리밍부는 상기 가중 저항 스트리밍부와 접지단간에 직렬로 연결된 2진 가중 저항들을 포함하는 단락 가중저항 하강 스트리밍부와, 상기 단락 가중저항 하강 스트리밍부와는 병렬로 연결된 복수의 퓨즈들을 포함하는 퓨즈 스트리밍으로 구성됨을 특징으로 하는 온도감지기.

청구항 8

제1항에 있어서, 상기 2진 가중 저항들은 가중 값의 순서로 연결됨을 특징으로 하는 온도감지기.

청구항 9

제3항에 있어서, 엔형 모오스 트랜지스터들은 상시 편오류 되어 있음을 특징으로 하는 온도감지기.

청구항 10

온도의 증가에 따라 전류가 감소하는 감소 저항단을 갖는 온도감지기에 있어서.

상기 각 소 저항단과 접지단 사이에 직렬로 연결되고 상시 단락되어 있는 복수의 2진 가중 저항들을 가지는 단락 저항 스트링부와, 상기 온도감지기의 편미온도를 검출하기 위해 한가지로 테스트 입력신호를 응답하여 상기 2진 가중 저항들을 차기 전력적으로 단락해제시키기 위한 단락해제 스위칭부를 포함하는 편미온도 검출회로를 구비함을 특징으로 하는 온도감지기.

첨구항 11

제10항에 있어서, 상기 2진 가중 저항들을 단락하는 2진 측차근사법으로 행해침을 특징으로 하는 온도감지기.

첨구항 12

제10항에 있어서, 상기 단락해제 스위칭부는 상기 2진 가중 저항들에 대응하여 상기 각 소 저항단과 접지단 사이에 드레인-소오스 채널이 직렬로 연결된 양형 모오스 트랜지스터들로 구성됨을 특징으로 하는 온도감지기.

첨구항 13

제10항에 있어서, 상기 각 소 저항단에 상기 단락 가중 저항 스트링부와는 별개로 연결되고, 상기 편미온도가 목표온도보다 낮게 판명된 경우에 온도를 상승시키는 트리밍작업이 달성을 수 있도록 하기 위한 상기 온도상승 트리밍부를 더 구비함을 특징으로 하는 온도감지기.

첨구항 14

제13항에 있어서, 상기 온도상승 트리밍부는, 상기 2진 가중 저항들에 대응하여 상기 각 소 저항단과 접지단 사이에 드레인-소오스 채널이 직렬로 연결된 양형 모오스 트랜지스터들과 퓨즈 커팅에 의해 상기 양형 모오스 트랜지스터들 중 대응되는 트랜지스터들을 독립적으로 스위칭 차단기 위한 저항 스위칭 유닛으로 구성됨을 특징으로 하는 온도감지기.

첨구항 15

제10항에 있어서, 상기 단락 가중 저항 스트링부와 접지간에 연결되고, 상기 편미온도가 목표온도보다 높게 판명된 경우에 온도를 하강시키는 트리밍작업이 달성을 수 있도록 하기 위한 상기 온도하강 트리밍부를 더 구비함을 특징으로 하는 온도감지기.

첨구항 16

제15항에 있어서, 상기 온도하강 트리밍부는, 상기 단락 가중 저항 스트링부와 접지간에 직렬로 연결된 2진 가중 저항들을 포함하는 단락 가중 저항 하강 스트링부와, 상기 단락 가중 저항 하강 스트링부와는 병렬로 연결된 복수의 퓨즈들을 포함하는 퓨즈 스트링으로 구성됨을 특징으로 하는 온도감지기.

첨구항 17

제10항에 있어서, 상기 2진 가중 저항들은 가중 값의 순서로 연결됨을 특징으로 하는 온도감지기.

첨구항 18

제12항에 있어서, 양형 모오스 트랜지스터들을 상시 단온 되어 있음을 특징으로 하는 온도감지기.

첨구항 19

온도의 증가에 따라 전류가 감소하는 각 소 저항단과, 테스트 온도와 같지 않은 서로 비교한 결과를 비교 출력신호로서 출력하는 비교기를 갖는 온도감지기에서의 편미온도 검출방법에 있어서,

상기 각 소 저항단과 접지단 사이에 직렬로 연결된 복수의 2진 가중 저항들을 가지는 가중저항 스트링부와, 테스트 입력신호들에 응답하여 상기 2진 가중 저항들을 차기 전력적으로 단락시키기 위한 단락 스위칭부를 포함하는 편미온도 검출회로를 준비하는 단계와,

상기 온도감지기를 상기 테스트 온도로 고정하는 단계와,

상기 감지온도를 상승시키기 위해 상기 비교기의 출력인 2기자의 농리상태로 전동할 때 까지 상기 테스트 입력신호들의 농리상태를 2진 측차근사법으로 변경시키는 온도 세차단계와;

최종적으로 변경된 상기 테스트 입력신호들을 서치 코드값으로서 저장하는 단계와;

상기 테스트 온도에서 상기 저장된 서치 코드값을 참조하여 상기 편미온도를 구하는 단계를 구비함을 특

정으로 하는 운도감지기의 편이운도 검출방법:

첨구항 20

운도의 증가에 따라 전류가 감소하는 감소 저항단과 테스트 운도와 합자운도를 서로 비교한 결과를 비교 출력신호로서 출력하는 비교기를 갖는 운도감지기에서의 편이운도 검출방법에 있어서:

상기 감소 저항단과 접지단 사이에 직렬로 연결되고 상시 단락되어 있는 복수의 2진 가중 저항들을 가지는 단락 가중 저항 스트링부와 인가되는 테스트 입력신호들에 응답하여 상기 2진 가중 저항들을 각기 선택적으로 단락시키기 위한 단락 스위칭부와 상기 가중 저항들을 가지는 단락 가중 저항 스트링부와 상기 편이운도를 검출하기 위한 편이운도 검출회로를 포함하는 단계와;

상기 편이운도를 하강시키기 위해 상기 비교기의 출력이 2가지의 놀리상태로 전동될 때 까지 상기 테스트 입력신호들의 놀리상태를 2진 축차근사법으로 변경시키는 운도 서치단계와;

최종적으로 변경된 상기 테스트 입력신호들을 반전하여 서치 코드값으로서 저장하는 단계와;

상기 테스트 운도에서 상기 저항된 서치 코드값을 가산하여 상기 편이운도를 구하는 단계를 구비함을 특징으로 하는 운도감지기의 편이운도 검출방법:

첨구항 21

운도의 증가에 따라 전류가 감소하는 감소 저항단을 갖는 운도감지기에서:

상기 감소 저항단과 접지단 사이에 직렬로 연결된 복수의 2진 가중 저항들을 가지는 가중 저항 스트링부와 상기 운도감지기의 편이운도를 검출하기 위해 인가되는 제1 테스트 입력신호들에 응답하여 상기 2진 가중 저항들을 각기 선택적으로 단락시키기 위한 단락 스위칭부와 상기 가중 저항 스트링부와 접지단 사이에 직렬로 연결되고 상시 단락되어 있는 복수의 2진 가중 저항들을 가지는 단락 가중 저항 스트링부와 상기 편이운도를 검출하기 위해 인가되는 제2 테스트 입력신호들에 응답하여 상기 2진 가중 저항들을 각기 선택적으로 단락시키기 위한 단락 스위칭부를 포함하는 편이운도 검출회로와;

상기 감소 저항단에 상기 가중 저항 스트링부와는 병렬로 연결되고 상기 편이운도가 목표운도보다 낮게 판명된 경우에 운도를 상승시키는 트리밍작업이 발생될 수 있도록 하기 위한 상기 운도상승 트리밍부와;

상기 단락 가중 저항 스트링부와 접지간에 연결되고 상기 편이운도가 목표운도보다 높게 판명된 경우에 운도를 하강시키는 트리밍작업이 발생될 수 있도록 하기 위한 상기 운도하강 트리밍부를 구비함을 특징으로 하는 운도감지기;

첨구항 22

운도의 증가에 따라 전류가 감소하는 감소 저항단과 테스트 운도와 합자운도를 서로 비교한 결과를 비교 출력신호로서 출력하는 비교기를 갖는 운도감지기에서의 편이운도 검출방법에 있어서:

상기 감소 저항단과 접지단 사이에 직렬로 연결된 복수의 2진 가중 저항들을 가지는 가중 저항 스트링부와 상기 운도감지기의 편이운도를 검출하기 위해 인가되는 제1 테스트 입력신호들에 응답하여 상기 2진 가중 저항들을 각기 선택적으로 단락시키기 위한 단락 스위칭부와 상기 가중 저항 스트링부와 접지단 사이에 직렬로 연결되고 상시 단락되어 있는 복수의 2진 가중 저항들을 가지는 단락 가중 저항 스트링부와 상기 운도감지기의 편이운도를 검출하기 위해 인가되는 제2 테스트 입력신호들에 응답하여 상기 2진 가중 저항들을 각기 선택적으로 단락시키기 위한 단락 스위칭부를 포함하는 편이운도 검출회로를 준비하는 단계와;

상기 편이운도를 제1 테스트 운도로 고정하는 단계와;

상기 합자운도를 상승시키기 위해 상기 비교기의 출력이 2가지의 놀리상태로 전동될 때 까지 상기 테스트 입력신호들의 놀리상태를 2진 축차근사법으로 변경시키는 운도 서치단계와;

최종적으로 변경된 상기 제1 테스트 입력신호들을 서치 코드값으로서 저장하는 단계와;

상기 제1 테스트 운도에서 상기 저항된 서치 코드값을 감산하여 상기 편이운도를 구하는 단계와;

상기 운도감지기의 상기 제1 테스트 운도와는 다른 제2 테스트 운도로 고정하는 단계와;

상기 합자운도를 하강시키기 위해 상기 비교기의 출력이 2가지의 놀리상태로 전동될 때 까지 상기 제2 테스트 입력신호들의 놀리상태를 2진 축차근사법으로 변경시키는 운도 서치단계와;

최종적으로 변경된 상기 제2 테스트 입력신호들을 반전하여 서치 코드값으로서 저장하는 단계와;

상기 제2 테스트 운도에서 상기 저항된 서치 코드값을 가산하여 상기 편이운도를 구하는 단계와;

상기 제1, 2 테스트 운도에서 각기 저항된 저장 값을 합하여 상기 제1, 2 테스트 운도간의 차로 나눔에 의해 저항 오차율을 구하는 단계를 구비함을 특징으로 하는 운도감지기의 편이운도 검출 및 저항오차율 체크방법;

첨구항 23

본도의 증가에 따른 철도가 감소하는 강조 저항과 테스트 본도와 감지본도를 서로 비교한 결과를 비교 출력신호로서 출력하는 비교기를 갖는 온도감지기에서의 온도 튜닝 방법에 있어서;

상기 감소 저항단과 접지단 사이에 직렬로 연결된 복수의 2진 저항들을 가지는 가중저항 스트링부와 상기 온도감지기의 편미온도를 감출하기 위해 인가되는 제1 테스트 입력신호들에 응답하여 상기 2진 저항들을 각기 선택적으로 단락시키기 위한 단락 스위칭부와 상기 가중저항 스트링부와 접지단 사이에 직렬로 연결되고 상시 단락되어 있는 복수의 2진 저항들을 가지는 단락 가중저항 스트링부와 상기 온도감지기의 편미온도를 감출하기 위해 인가되는 제2 테스트 입력신호들에 응답하여 상기 2진 저항 저항들을 각기 선택적으로 단락해제시키기 위한 단락해제 스위칭부를 포함하는 편미온도 경출회로와 상기 감소 계단단에 상기 가중 저항 스트링부와는 별도로 연결되고 상기 편미온도와 목표온도 보다 낮게 판명될 경우에 온도를 상승시키는 트리밍작업이 발생될 수 있도록 하기 위한 상기 온도상승 트리밍부와 상기 편미온도가 목표온도보다 높게 판명될 경우에 온도를 하강시키는 트리밍작업이 발생될 수 있도록 하기 위한 상기 온도하강 트리밍부를 제공하는 단계와;

상기 온도감지기를 제1 테스트 온도로 고정하는 단계와;

상기 감지본도를 상승시키기 위해 상기 비교기의 출력이 2가지의 놀리상태로 전동할 때 까지 상기 테스트 입력신호들의 놀리상태를 2진 축차근사법으로 변경시키는 온도 서치단계와;

최종적으로 변경된 상기 제1 테스트 입력신호들을 서치 코드값으로서 저장하는 단계와;

상기 제1 테스트 온도에서 상기 저장된 서치 코드값을 감산하여 상기 편미온도를 구하는 단계와;

상기 온도감지기를 상기 제1 테스트 온도와는 다른 제2 테스트 온도로 고정하는 단계와;

상기 감지온도를 하강시키기 위해 상기 비교기의 출력이 2가지의 놀리상태로 전동할 때 까지 상기 제2 테스트 입력신호들의 놀리상태를 2진 축차근사법으로 변경시키는 온도 서치단계와;

최종으로 변경된 상기 제2 테스트 입력신호들을 반전하여 서치 코드값으로서 저장하는 단계와;

상기 제2 테스트 온도에서 상기 저장된 서치 코드값을 감산하여 상기 편미온도를 구하는 단계와;

상기 제1, 2 테스트 온도에서 각기 저장된 저항값을 합하여 상기 제1, 2 테스트 온도간의 차로 나눔에 의해 저항 오차률을 구하는 단계와;

상기 편미온도가 목표온도보다 높게 판명된 경우에는 상기 저항 오차률에 따라 상기 온도하강 트리밍부를 이용하여 트리밍을 행하고 상기 편미온도가 목표온도보다 낮게 판명된 경우에는 상기 저항 오차률에 따라 상기 온도상승 트리밍부를 이용하여 트리밍을 행하는 단계를 구비함을 특징으로 하는 온도감지기의 온도 튜닝 방법;

첨구항 24

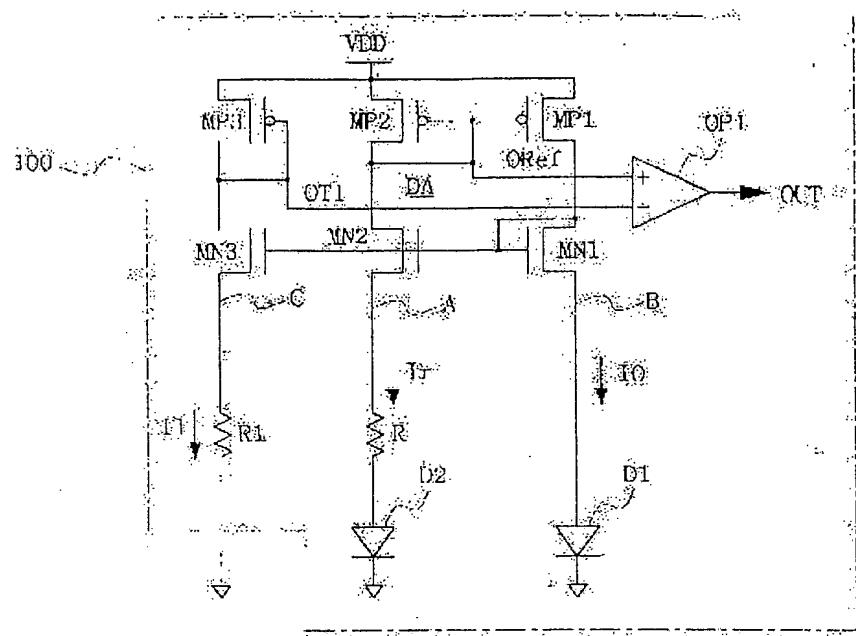
제23항에 있어서, 상기 온도 감지기는 반도체 메모리 장치에 적용될을 특징으로 하는 온도감지기의 온도 튜닝 방법;

첨구항 25

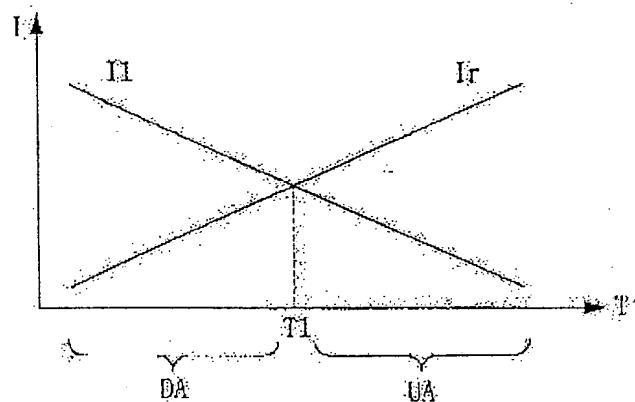
제24항에 있어서, 상기 온도 감지기의 출력을 반도체 메모리 장치의 셀폰 리포트와 동작 주기를 제어하는 데 이용됨을 특징으로 하는 온도감지기의 온도 튜닝 방법;

도와

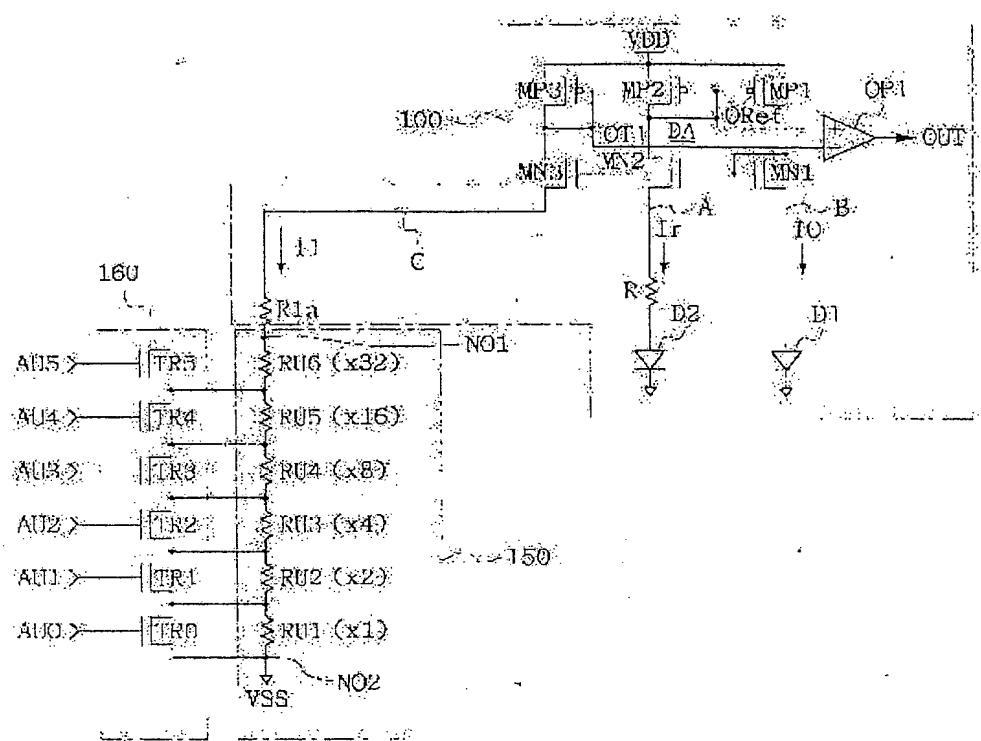
SHEET 1



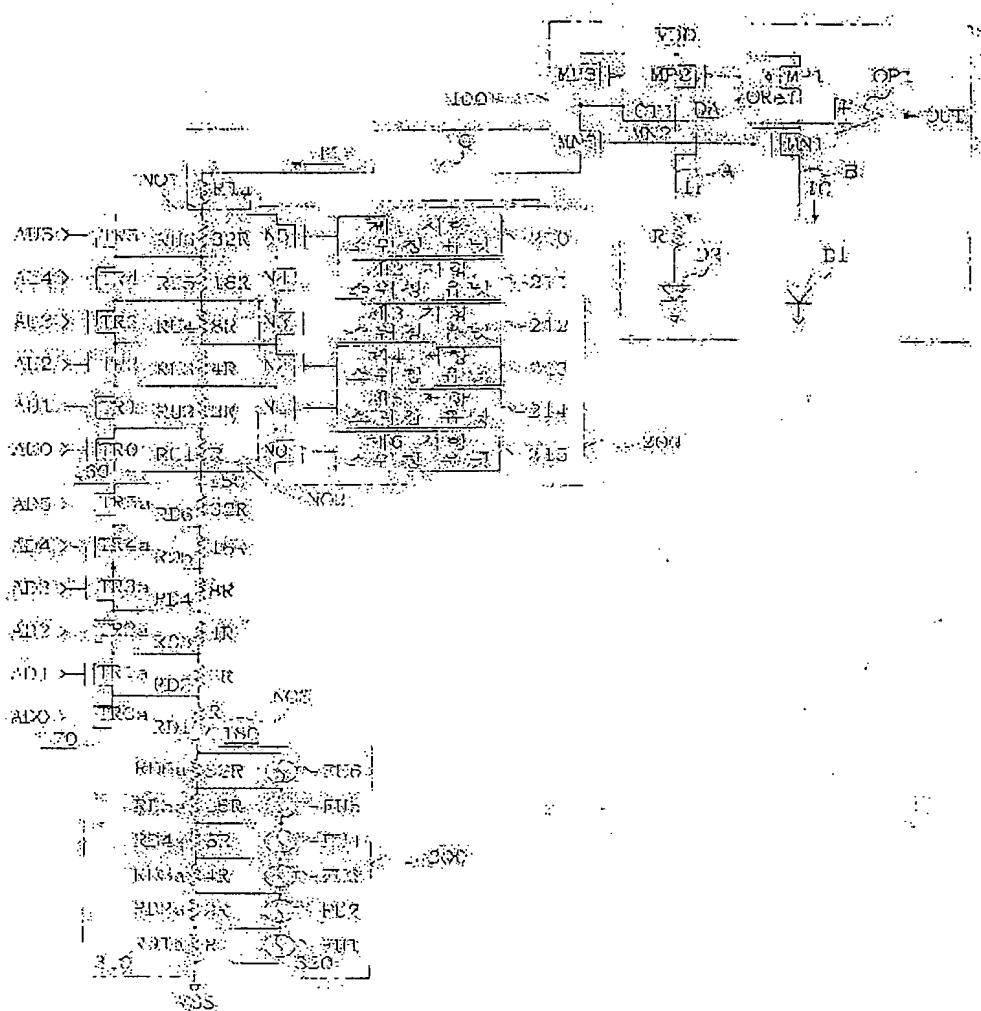
SHEET 2

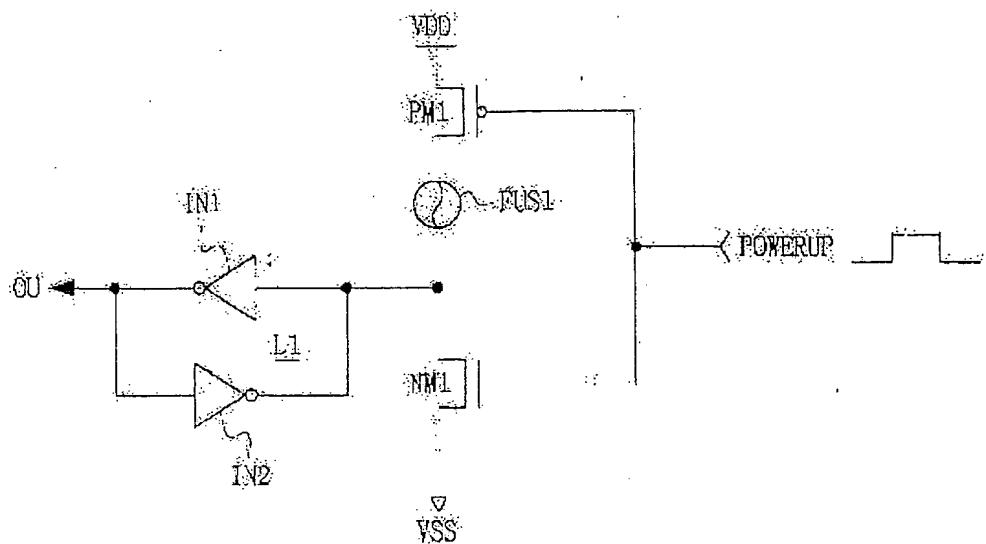


REF ID:



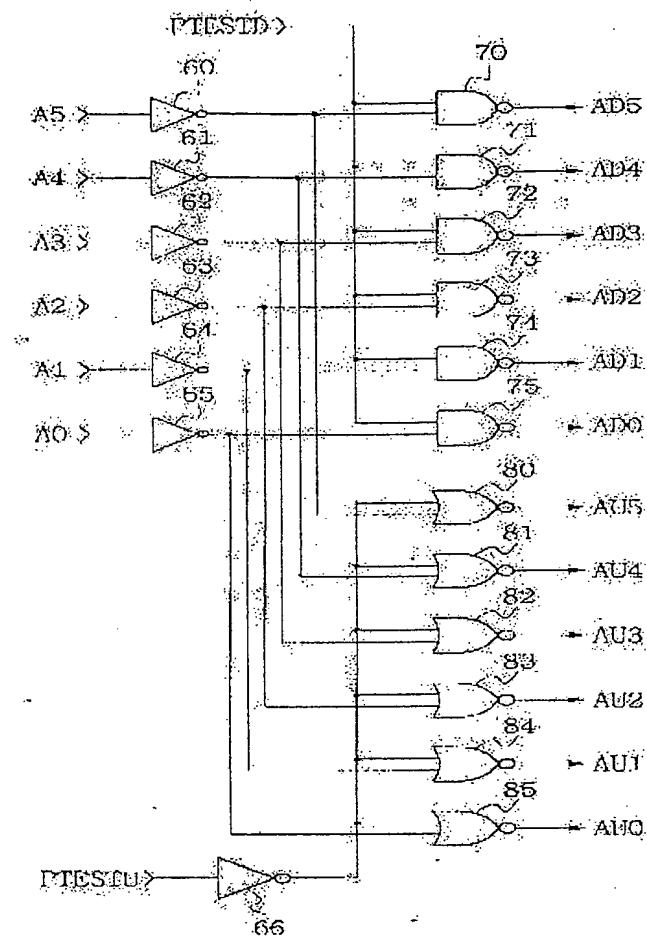
504



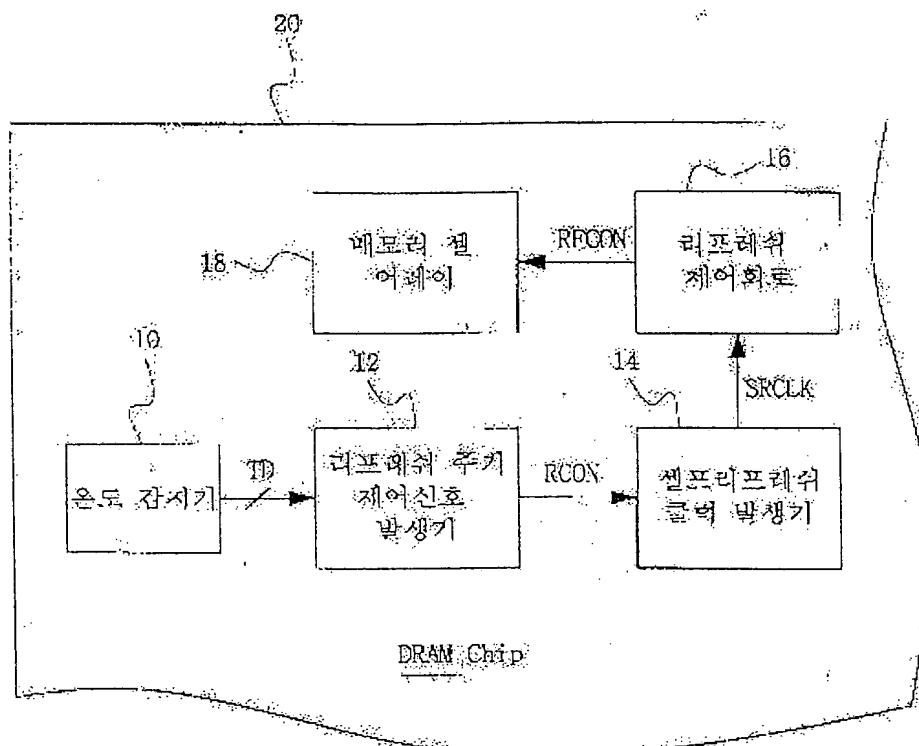
5945

19-15

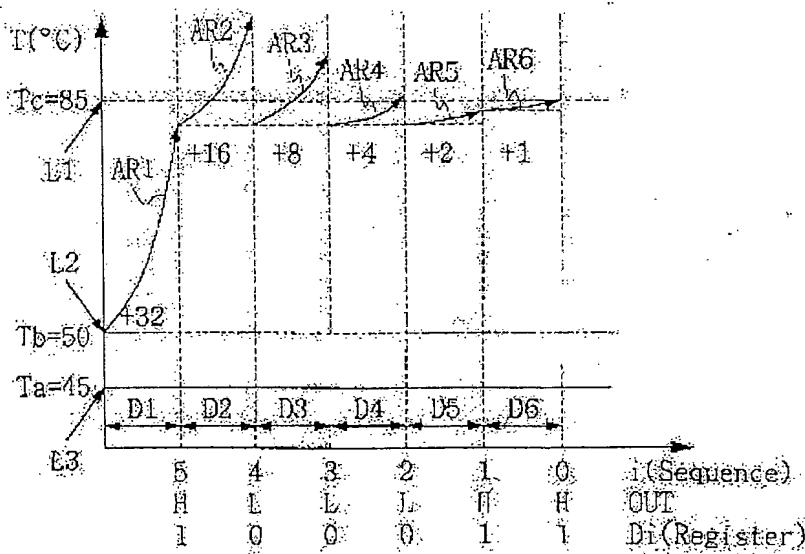
580

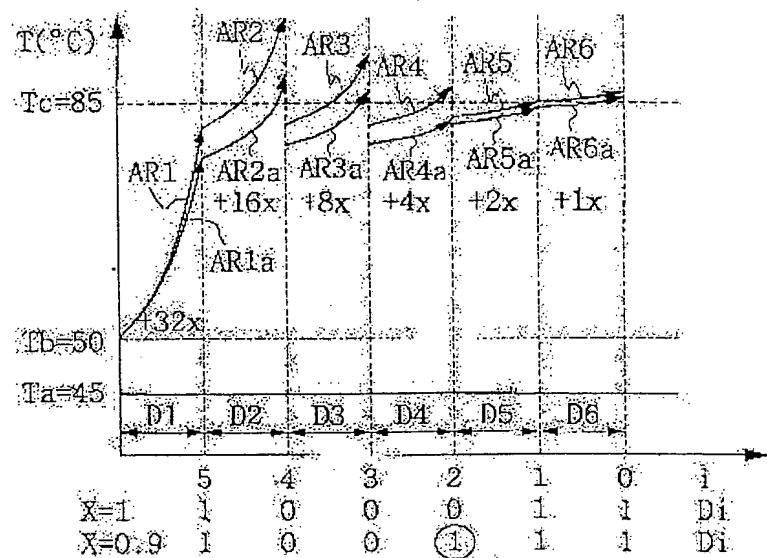


287

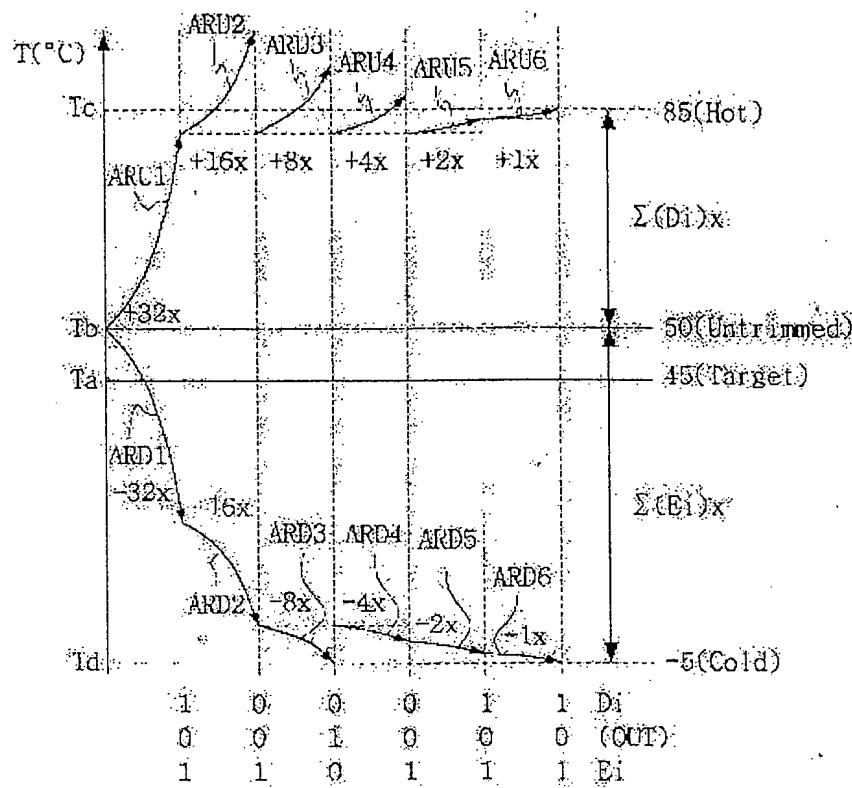


二〇四



~~Temp~~

SEP 10



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.